Pontificia Universidad Católica de Chile
Escuela de Ingeniería
Departamento de Ingeniería Eléctrica
IEE2123 – Circuitos Eléctricos
Prof. Álvaro Lorca
Segundo Semestre de 2018

Tarea 8
Amplificadores operacionales, circuitos acoplados y sistemas desbalanceados

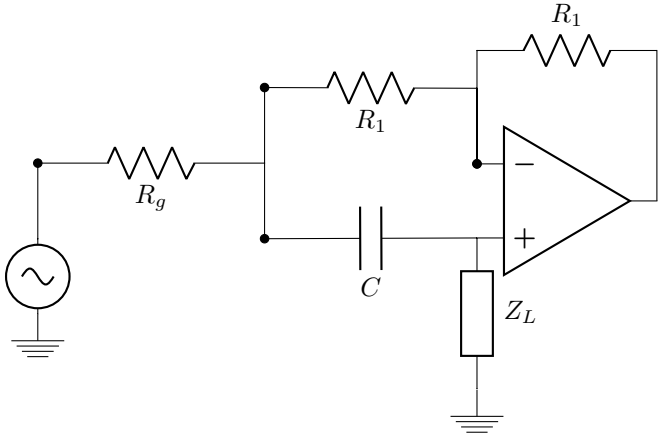
Ayudantes encargados: Luis Dolghi (ladonghi@uc.cl) y Ricardo Quezada (rnquezada@uc.cl)

Instrucciones

- La Tarea debe ser entregada el día miércoles 21 de Noviembre antes de las 17:00 horas en secretaría de Ingeniería Eléctrica.
- Su reporte debe ser conciso y auto-explicativo, conteniendo cualquier información relevante (sin páginas y páginas de números o cosas por el estilo). En particular, el reporte debe contener cualquier código relevante desarrollado, si este fuera el caso.
- Existirá un bono de 1 décima en la nota final de la Tarea si es que ésta se escribe completamente en LaTeX (siempre que la nota final no resulte mayor a 7).
- El trabajo es individual, i.e. una Tarea por persona, sin embargo, se incentiva a que colaboren con sus compañeros en las estrategias más efectivas para abordar los diferentes problemas.

Problema 1

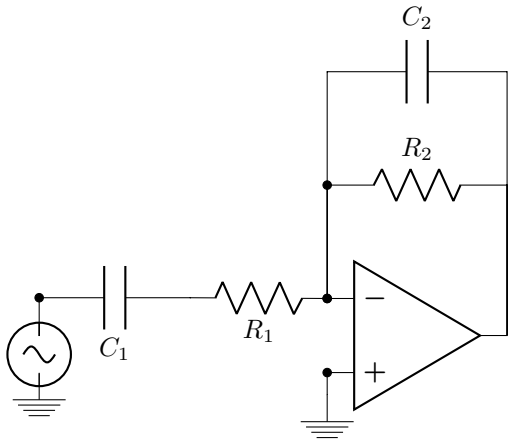
En términos de R_g, R_1 y C, encuentre la expresión para la carga Z_L que maximiza la potencia en la misma.



Hint: El teorema de máxima transferencia de potencia se puede extender para circuitos de corriente alterna. Investigue como hacerlo.

Problema 2

Para el siguiente circuito



(a) Calcule la función de transferencia $H(S) = \dfrac{V_{out}}{V_{in}}$ identificando sus polos y ceros.

(b) Escoja valores necesarios R_1, R_2, C_1 y C_2 para obtener los siguientes requerimientos:

- Ganancia: 6.02 dB
- Banda pasante: 100 Hz a 10k Hz

Con respecto a los capacitores, **utilice solamente los valores entregados en la tabla que se encuentra en el anexo**. Estos son valores de capacitores que comunmente se encuentran en laboratorios. Para los resistores no hay restricción.

Utilice LtSpice para realizar una simulación .ac con el objetivo de verificar sus deciciones anteriores con un opamp ideal.

(c) Realice una simulación .tran para una señal de entrada de 1k Hz y 4 V de amplitud en un opamp alimentado con 9 V de manera unipolar. ¿Que problema puede observar?

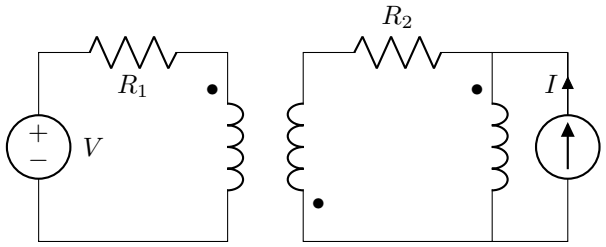
Con el objetivo de solucionar el problema, realice las siguientes modificaciones simulando nuevamente en cada caso y mostrando en un mismo gráfico la entrada y la salida. Comente los resultados considerando el diagrama de Bode:

- Darle un nivel DC de 4.5 V a la señal de entrada.
- Agregar una fuente de voltaje de 4.5 V entre tierra y la entrada no-inversora

Problema 3

Acerca del siguiente circuito:

- $V = 10\angle 0$ V, $I = 1\angle 0$A, $R_1 = 5\Omega$, $R_2 = 10\Omega$, $L_1 = 2mH$, $L_2 = 4mH$, $L_3 = 1mH$.
- La frecuencia de operación es de $1k$ Hz.
- L_1 está totalmente acoplada a L_2
- L_1 está acoplada a L_3 con una constante de acoplamiento de $k = 0.5$
- L_2 no está acoplada a L_3



(a) Calcule las inductancias mutuas de las inductancias M_{12}, $M_{1,3}$, $M_{2,3}$.

(b) Plantee las ecuaciones de malla del circuito en el dominio de la frecuencia.

(c) Calcule la energía acumulada en los inductores acoplados en $t = 5$ ms.

Problema 4

En la Figura 1 se muestra la carga de un motor trifásico conectado en configuración delta con una tensión fase-fase V_{ff} de 440V y que toma 4kVA con un factor de potencia en retardo de 72%. Además, un capacitor de 1.8kVAr se conecta entre las líneas a y b, mientras que una carga de iluminación de 800W se conecta entre las líneas c y neutro. Suponga secuencia positiva abc con ángulo de referencia para V_an en 0^o

(a) Determine la magnitud y fase de las corrientes I_a, I_b, I_c e I_n.

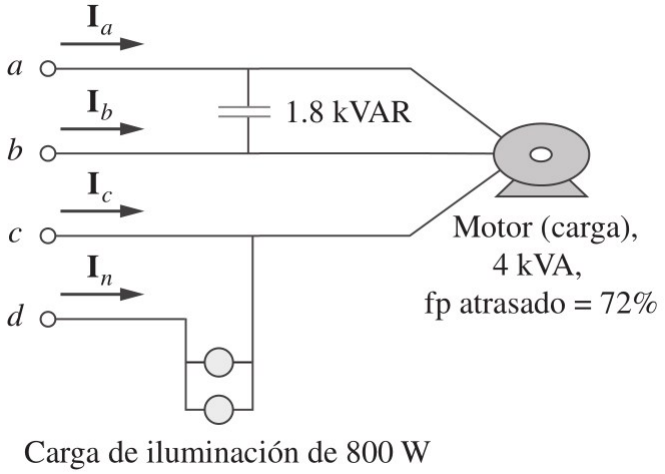


Figure 1: Sistema trifásico desbalanceado

Anexo

Standard Capacitor Values:

Standard capacitor values from 1pF to 9100µF										
pF	**pF**	**pF**	**pF**	**µF**	**µF**	**µF**	**µF**	**µF**	**µF**	**µF**
1.0	10	100	1000	0.01	0.1	1.0	10	100	1000	10,000
1.1	11	110	1100							
1.2	12	120	1200							
1.3	13	130	1300							
1.5	15	150	1500	0.015	0.15	1.5	15	150	1500	
1.6	16	160	1600							
1.8	18	180	1800							
2.0	20	200	2000							
2.2	22	220	2200	0.022	0.22	2.2	22	220	2200	
2.4	24	240	2400							
2.7	27	270	2700							
3.0	30	300	3000							
3.3	33	330	3300	0.033	0.33	3.3	33	330	3300	
3.6	36	360	3600							
3.9	39	390	3900							
4.3	43	430	4300							
4.7	47	470	4700	0.047	0.47	4.7	47	470	4700	
5.1	51	510	5100							
5.6	56	560	5600							
6.2	62	620	6200							
6.8	68	680	6800	0.068	0.68	6.8	68	680	6800	
7.5	75	750	7500							
8.2	82	820	8200							
9.1	91	910	9100							

Figure 2:
Tabla de capacitores comunes